# This Page Is Inserted by IFW Operations and is not a part of the Official Record

# **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

# IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

# EUROPEAN PATENT OFFICE

## Patent Abstracts of Japan

**PUBLICATION NUMBER** 

2000058038

**PUBLICATION DATE** 

25-02-00

APPLICATION DATE APPLICATION NUMBER

07-08-98 10225026

APPLICANT: HONDA MOTOR CO LTD;

INVENTOR:

IMAI HITOSHI:

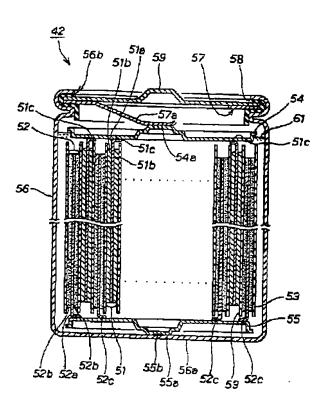
INT.CL.

H01M 4/02 H01G 9/016 H01G 9/008

H01M 2/26 H01M 10/04 H01M 10/34

TITLE

ACCUMULATING ELEMENT



ABSTRACT: PROBLEM TO BE SOLVED: To improve reliability, while lowering the internal resistance by laser- welding a part of one edge of a positive and a negative electrodes housed in a case with the electrolyte in a condition in which it is not coated with an active material to a positive and a negative electrode terminals.

> SOLUTION: A positive and a negative electrodes 51, 52 laminated through a separator 53 and housed in a conductive case 56 of a battery cell 42 have a positive and a negative electrode foils 51a, 52a, the active material 51b, 51b coated on both surfaces thereof, and an upper welding part 51c of the positive electrode 51 and a lower welding part 52c of the negative electrode 52. The welding parts 51c, 52, which are not coated with the active material 51b, 52b, are laser-welded to collector plates 54, 55 as positive and negative electrode terminals for securing connection, and have conductivities higher than that of the parts coated with the active material 51b, 52b. The collector plates 54, 55 are preferably formed with a spiral groove or the like for insertion of the ends of the positive and the negative electrodes 51, 52, and an area of the bonding surface is increased, while the electrical resistance is lowered. The kinds of parts can be reduced by using each common collector plate 54, 55 in the positive electrode side and the negative electrode side.

COPYRIGHT: (C)2000,JPO

## (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出職公開番号 特開2000-58038 (P2000-58038A)

(43)公開日 平成12年2月25日(2000.2.25)

(51) Int.C1.7		戲別記号	ΡI				ゲーマコート*(参考)	
H01M	4/02		H01M	4/02		В	5H014	
H01G	9/016			2/26		A	5H022	
	9/008			10/04		w	5H028	
H01M	2/26			10/34		***	01028	
	10/04	<b>審査</b> 節が	H01G 素請求 請求	9/00	OL	301F (全 10頁)	最終頁に続く	
(21)出版番号	}	<b>特</b> 爾平10-225026	(71) 出顧人				<del></del>	
(22)出顧日		平成10年8月7日(1998.8.7)	(72)発明者	本田技研工業株式会社 東京都港区南青山二丁目1番1号 (72)発明者 出町 数 埼玉県狭山市新狭山1丁目10番地1 ホン				
			(72)発明者	桑原	光月	リング株式会 新狭山1丁目1	<del>-</del>	
			(74)代理人	グエン: 1000673	ジニア 856	リング株式会		

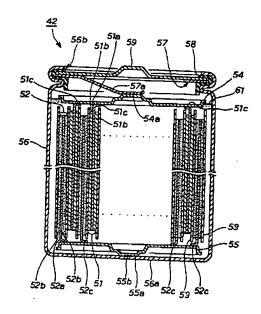
最終質に続く

## (54) 【発明の名称】 蓄電素子

# (57)【要約】

【解決手段】 正・負電極板51,52の一辺に、活物 質51b,52bを塗布しない未塗装部分51d,52 dを設け、この未塗装部分51d,52dを正・負極端 子54,55にレーザ浴接した。

【効果】 レーザ浴接によって、正・負電極板にそれぞれ正・負極端子を確実に結合することができる。また、正・負電極板と正・負極端子との結合部の電気抵抗をより小さくすることができる。



#### 【特許請求の範囲】

【請求項1】 ケース内に電解液とともに収納した正・ 負電極板に、正・負極端子を結合する形式の蓄電素子に おいて、前記正・負電極板の一辺に、活物質を塗布しな い未塗装部分を設け、この未塗装部分を正・負極端子に レーザ浴接したことを特徴とする蓄電素子。

【請求項2】 前記正・負極端子に前記正・負電極板の 端部を挿入する溝を形成したことを特徴とする請求項1 記載の蓄電素子。

【請求項3】 前記正・負電極板を重ねてロール状に し、このロール状電極板の端部に前記正・負極端子をレ ーザ溶接したことを特徴とする請求項1又は請求項2記 載の蓄電素子。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は蓄電素子の改良に関 する.

[0002]

【従来の技術】本発明者らは、先に特願平9-1030 物質を塗装しない未塗装部分を設け、この未塗装部分に 正・負極端子を当てることにより組立てて、生産性を向 上させ、且つ正・負極板と正・負極端子との接触面積を 増すことで接触抵抗を小さくする技術を提案した。この 技術を次図で説明する。

【0003】図12は正・負極板の未塗装部分に正・負 極端子を当てた従来の蓄電素子の断面図であり、蓄電素 子100は、それぞれ両面に活物質を塗布した正電極板 101及び負電極板102と、これら正・負電極板10 1、102との間に設けたセパレータ103、103 と、正電極板101の上部に当てた正極端子である集電 板104と、負電極板102の下部に当てた負極端子で ある集電板105と、これら正・負電極板101,10 2、セパレータ103, 103及び集電板104, 10 5を収納する導電性のあるケース106と、このケース 106の底部にこれら正・負電極板101, 102、セ パレータ103, 103及び集電板104, 105を押 し付ける導電板107と、ケース106の開口部に導電 板107とともにガスケット108を介してかしめた蓋 らなる。

#### [0004]

【発明が解決しようとする課題】上記技術は、集電板 1 05に負電極板102を押当て、正電極板101に集電 板104を押当てることで電力を外部へ取出すものであ る。近年、ハイブリッド車、電気自動車、電動自転車等 の器要により、蓄電素子に対する更なる小型化、軽量化 並びに大容量化が求められ、より効率的に電力を取出す ために、例えば智電索子の内部抵抗の低減が望まれる。

めに、それぞれの蓄電素子の安定した品質も要求され る。そこで、本発明の目的は、内部抵抗をより低減し、 信頼性を向上させた蓄電索子を提供することにある。 [0005]

【課題を解決するための手段】上記目的を達成するため に本発明の請求項1は、ケース内に電解液とともに収納 した正・負電極板に、正・負極端子を結合する形式の管 電素子において、正・負電極板の一辺に、活物質を塗布 しない未塗装部分を設け、この未塗装部分を正・負極端 10 子にレーザ溶接した。レーザ溶接によって、正・負電極 板にそれぞれ正・負極端子を確実に結合する。また、正 ・負電極板と正・負極端子との結合部の電気抵抗がより 小さくなる。

【0006】請求項2は、正・負極端子に正・負電極板 の端部を挿入する溝を形成した。正・負電極板と正・負 極端子との結合部の面積が大きくなり、結合部の電気抵 抗がより小さくなる。

【0007】請求項3は、正・負電極板を重ねてロール 状にし、このロール状電極板の端部に正・負極端子をレ 50号「蓄電素子」で蓄電素子の正・負極板の一辺に活 20 ーザ溶接した。正・負極端子が正・負電極板の未塗装部 分に均等に接触するため、レーザ溶接による結合がより 確実になり、正・負電極板と正・負極端子との結合部の 電気抵抗がより小さくなる。

[0008]

【発明の実施の形態】本発明の実施の形態を添付図に基 づいて以下に説明する。なお、図面は符号の向きに見る ものとする。図1は本発明に係るペダル付き電動自転車 の側面図であり、ペダル付き電動自転車1は、フレーム 2と、このフレーム2の前部に取付けたヘッドパイプ4 30 と、このヘッドパイプ4に回転可能に取付けた上部のハ ンドルポスト5及び下部のフロントフォーク6と、ハン ドルポスト5にハンドルラッグ7で取付けたハンドルバ -8と、フロントフォーク6の下端に回転可能に取付け た前輪11と、フレーム2の後端に取付けた後輪12と からなる.

【0009】フレーム2は、ヘッドバイブ4の後ろ下方 に延びるダウンフレーム14と、このダウンフレーム1 4の後端から立上げた図示せぬシートポストと、上記ダ ウンフレーム14の後端から後方に延ばしたリヤフォー 109と、ケース106内に注入した電解液111とか 40 ク15と、これらシートポスト及びリヤフォーク15後 端に掛け渡したリヤサブフォーク16とからなる。

【0010】ダウンフレーム14は、パッテリ17を着 脱可能に取付け、後端部に駆動部18を設けたものであ る。リヤフォーク15は、後端に後輪12及びチェーン スプロケット21を回転可能に取付けるものである。

【0011】駆動部18は、電動モータ22と、との電 動モータ22で駆動する駆動ギヤ23と、この駆動ギヤ 23に取付けたペダル24, 24 (奥は省略) とからな る。電動モータ22は、バッテリ17、図示せぬ回転・ また、前述の車両では、複数個の蓄電素子を使用するた 50 トルク制御装置に接続し、人がペダル24,24を踏む と、これに反応して、回転してトルクを発生させ、踏力 をアシストするものである。

【0012】駆動ギヤ23は、チェーン25を介してチ ェーンスプロケット21に駆動力を伝え、後輪12を回 転させるものである。ととで、26はフロントブレー キ、27はカゴ、28は前輪11の泥よけ、31はシー トポストに取付けたパイプ、32はシート、33はチェ ーンカバー、34はリヤブレーキ、35は後輪12の泥 よけ、36はスタンドである。

り、バッテリ17は、収納ケース41と、この収納ケー ス41内に複数個を直列接続した蓄電素子としてのバッ テリセル42…(…は複数個を示す。以下同様。)と これらバッテリセル42…を電動モータ22 (図1参 照)に接続するためのコネクタ43と、これらパッテリ セル42…及び電動モータ22間の過電流を防止するた めのヒューズ44と、バッテリセル42…を家庭用電源 で充電するための充電コンセント45とからなる。な お、46は取っ手である。

【0014】図3は本発明に係るバッテリセルを示す断 20 部56a(図3参照)にレーザ溶接する部分である。 面図 (第1の実施の形態) であり、バッテリセル42 は、正電極板51と、負電極板52と、これら正・負電 極板51,52との間に設けたセパレータ53,53 と、正電極板51の上部にレーザ溶接した正極端子とし ての集電板54と、負電極板52の下部にレーザ溶接し た負極端子としての集電板55と、これら正・負電極板 51, 52、セパレータ53, 53及び集電板54, 5 5を収納する導電性のあるケース56と、このケース5 6の底部56a側にこれら正・負電極板51,52、セ パレータ53,53及び集電板54,55を押し付ける 30 【0022】負電極板52は、負電極落52aの一辺を ための弾性部材である導電板57と、ケース56の上部 の開口部561に導電板57とともにガスケット58を 介してかしめた蓋59と、ケース56内に注入した電解 液61とからなる。

【0015】正電極板51は、正電極格51aと、この 正電極箔51aの両面に塗布した活物質51b, 51b とからなる。なお、51c…は正電極落51aと集電板 54との溶接部である。負電極板52は、負電極箔52 aと、この負電極箔52aの両面に塗布した活物質52 aと集電板55との溶接部である。

【0016】セパレータ53は、正電極板51と負電極 板52とを絶縁するものである。集電板54、55は、 同一のもので、それぞれ上下逆に組込んだものである が、説明の都合上符号を変えた。

【0017】とのように、正極側と負極側とで共通の集 電板54,55を用いることで、部品の種類を減らすこ とができ、製造コストを抑えることができる。 導電板 5 7は、組付時にたわませることで押圧力を発生させる押 圧部57aを有する。ととで、負極側の集電板55を用 50 ととができる。

いずに、ケース56に負電極板52をレーザ溶接しても

【0018】図4は本発明に係るパッテリセルを示す分 解斜視図(第1の実施の形態)であり、ケース56に、 円板状の集電板55と、正電極板51の外側にセパレー タ53、セパレータ53の外側に負電極板52、負電極 板52の外側にセパレータ53を重ねて巻いたロール状 電極板としての電極アセンブリ62と、円板状の集電板 54とをこの順に挿入し、ケース56の上端の開口部5 【0013】図2は本発明に係るバッテリの斜視図であ 10 6 b にガスケット 5 8 に設けた小径部 5 8 a を挿入し、 ガスケット58に設けた大径部586の内面に導電板5 7及び蓋59を挿入することを示す。

> 【0019】パッテリセル42は、ケース56の開口部 56 bに導電板57及び盛59を挿入した後、図3に示 したように、ケース56を径内方へ絞り、ケース56の 上部を密閉したものである。集電板54,55は、中央 に凸部54a、55aを形成したものである。

【0020】凸部54aは、導電板57の押圧部57a に接触する部分である。凸部55aは、ケース56の底

(図3に示した55bが溶接部である。) なお、凸部5 5 a と底部 5 6 a との結合は、他の溶接方法で行っても よい。ケース56は、底部56a (図3参照) を除いて 外面を電気的に絶縁処理したものである。

【0021】図5は本発明に係る電極板を説明する図で あり、正電極板51は、正電極箔51aの一辺を除い て、活物質511を塗布したものであり、未塗装部分5 1 d, 5 l d (裏側の5 l dは不図示)は、正電極板5 1の上部一辺に一定の幅に確保したものである。

除いて、活物質52bを塗布したものであり、未塗装部 分52d,52d(裏側の52dは不図示)は、負電極 板52の下部一辺に一定の幅に確保したものである。と れちの未塗装部分51d, 51d, 52d, 52dは、 活物質51b,52bを塗布した部分に比べて導電性が よい.

【0023】とれらの正電極板51及び負電極板52 を、セパレータ53を介して活物質51b、52b部分 が重なるように巻き、未塗装部分51 d. 52 dをロー b、52 b とからなる。なお、52 c…は負電極着52 40 ル状の電極アセンブリ62の端部から突出させ、ケース 56(図4参照)に収納する。

> 【0024】上記したように、正・負電極板51,52 を重ねてロール状の電極アセンブリ82にしたととで、 電極アセンブリ62の端部に集電板54,55(図3参 照)を均等に接触させてからレーザ溶接ができるため、 レーザ溶接による結合をより確実にすることができ、正 ・負電極板51,52と集電板54,55との結合部の 電気抵抗をより小さくすることができる。従って、バッ テリセル42 (図3参照)の内部抵抗をより小さくする

【0025】図6(a)~(d)は本発明に係る集電板 の平面図であり、集電板と正・負電極板とのレーザ溶接 の形態を複数の例で示したものである。(a)は、集電 板54の凸部54a (又は集電板55の凸部55a)を 除いて一直線状にレーザ溶接したものである。(b) は、凸部54a(又は凸部55a)を除いて十字状にレ ーザ溶接したものである。

【0026】(c)は、凸部54a(又は凸部55a) を除いて60°等間隔にレーザ溶接したものである。

\* 等間隔にレーザ溶接したものである。

【0027】図7は本発明に係る正・負電極板と集電板 とのレーザ溶接の方法を説明する断面図である。正電極 板51に集電板54をレーザ溶接するには、まず、電極 アセンブリ62の端部に集電板54を押付け、正電極板 51と集電板54との接触部の高さ位置Pにレーザ溶接 装置LのレーザピームBの焦点を合せ、電極アセンブリ 62の外周側から内周側へレーザ溶接装置しを移動しな がら溶接を行う。

a部に差掛かったら、一端レーザビームBの照射を止 め、凸部54a部を通り過ぎたら再びレーザビームBの 照射を始めて、電極アセンブリ62の内周側から外周側 ヘレーザ溶接装置しを移動しながら溶接を行う。負電極 板52に集電板55をレーザ溶接する場合も同様に行

【0029】図8は本発明に係る電極アセンブリの製造 工程のフロー図 (第1の実施の形態) である。なお、S T××はステップ番号を示す。(符号は図3及び図5参

ST01……正·負電極板51,52用の活物質51 b, 52bを混練する。

ST02……ST01で混練した活物質51b, 52b をスラリー状にし、正・負電極箔51a,52aに塗布 する。ただし、前述の未塗装部分51d、52dを設け

【0030】ST03……正・負電極板51,52を正 規寸法にカットする。

ST04……正・負電極板51, 52をプレスして、活 物質51b、52bを含めた厚さを一定にする。

ST05……正・負電極板51,52を巻き取り、電極 アセンブリ62を作製する。

ST06……負電極板52に集電板55をレーザ溶接す

ST07……電極アセンブリ62及び集電板55をケー ス56に挿入する。

【0031】ST08……ケース56に集電板55をレ ーザ溶接する。

ST09……ケース56内に電解液61を注入する。

る。

ST11……ケース56内にガスケット58を介して導 電板57及び盤59を挿入する。

ST12……ケース56に導電板57及び蓋59を加締 める.

【0032】図9(a)~(c)は集電板の変形例を説 明する説明図(第2の実施の形態)であり、(a)は斜 視図、(b)は(a)のb-b線断面図、(c)はレー ザ溶接の方法を説明する断面図である。なお、第1の実 (d)は、凸部54a(又は凸部55a)を除いて45 10 施の形態と同一構成については説明を省略する。(a) において、集電板64は、正・負電極板51,52(図 5参照)の端部である未塗装部分51d, 52d (図5 参照)を挿入する螺旋溝64aを形成したものである。 (b) において、螺旋溝64aは、集電板64に切削加

工、プレス加工等により形成したものであり、その幅 は、正・負電極板51,52(図5参照)の正・負電極 箱51a, 52aが挿入できるものである。

【0033】(c)において、正電極板51に集電板6 4をレーザ溶接するには、まず、正電極板51の端部を 【0028】レーザ溶接装置Lが集電板54の凸部54 20 集電板64の螺旋溝64aの溝底64bまで挿入し、正 電極板51と集電板64との接触部、即ち螺旋溝64a の溝底64b(この高さ位置をQとする。)にレーザ溶 接装置LのレーザビームBの焦点を合せ、集電板64の 外周側から内周側へレーザ溶接装置しを移動しながら溶 接を行う。

> 【0034】レーザ溶接装置しが集電板64の凸部64 c部に差掛かったら、一端レーザビームBの照射を止 め、凸部64 c部を通り過ぎたら再びレーザビームBの 照射を始めて、集電板64の内周側から外周側へレーザ 30 溶接装置しを移動しながら溶接を行う。負電極板52に 集電板64をレーザ溶接する場合も同様に行う。こと で、例えば、レーザ溶接装置しを移動中に正電極板51 近傍の長さdのみを断続的にレーザ溶接してもよい。 C れにより、レーザ浴接により発生する熱の影響を少なく することができる。

> 【0035】上記したように、集電板64に正・負電極 板51,52 (図5参照)の端部を挿入する螺旋溝84 aを形成したことで、正・負電極板51,52と集電板 64との結合部の面積を大きくすることができ、結合部 40 の電気抵抗をより小さくすることができる。

【0036】図10(a), (b)は本発明に係る集電 板の別の変形例を説明する説明図 (第3の実施の形態) であり、(a)は斜視図、(b)はパッテリセルに集電 板を組込んだ状態を示す断面図である。なお、第1の実 施の形態と同一構成については説明を省略する。 (a) において、集電板65は、蓋59 (図4参照) に結合す るための起立部65aを形成したものである。(b) に おいて、バッテリセル66は、電極アセンブリ62の正 電極板51に集電板65をレーザ溶接し、集電板65に ST10……正電極板51に集電板54をレーザ溶接す 50 養59をレーザ溶接したものである。(51c…

((a)参照)), 65 b は溶接部である。) なお、集電板65と蓋59との結合は、他の溶接方法で 行ってもよい。

【0037】とれにより、ケース56と集電板55(図 3参照)、集電板55と負電極板52(図3参照)、正 電極板51と集電板65、集電板65と盛59がそれぞ れ溶接によって結合するため、結合部の電気抵抗をより 小さくすることができ、パッテリセル66の内部抵抗を より低減することができる。

【0038】図11は本発明に係るパッテリセルを示す 10 断面図 (第4の実施の形態) であり、第1の実施の形態 と同一構成については説明を省略する。 バッテリセル7 0は、正電極板51の上部にレーザ溶接した正極端子と しての集電板71と、負電極板52の下部にレーザ溶接 した負極端子としての集電板72と、正・負電極板5 1,52、セパレータ53,53及び集電板71,72 を収納する電気絶縁性のあるケース73とからなる。 【0039】電極アセンブリ62は、電解液61 (図示 せず)を含浸させたものである。集電板71は、円板状 部71aと、この円板状部71aの中央に取付けた端子 20 部71 bとからなる。集電板72は、集電板71と同一 形状であり、円板状部72aと、この円板状部72aの 中央に取付けた端子部72bとからなる。ケース73 は、ケース本体73aと、このケース本体73aの開口

【0040】バッテリセル70を組立るには、電極アセ ンプリ62に集電板71、72をレーザ溶接し、ケース 本体73aの挿入孔73cに集電板72の端子部72b を圧入して、ケース本体73aに電極アセンブリ62及 30 溶接の方法を説明する断面図 び集電板71,72を収納し、整部材73bの挿入孔7 3cに集電板71の端子部71bを圧入するとともにケ ース本体73aに蓋部材73bを溶着する。

部を塞ぐ蓋部材73bとからなる。なお、73c,73

【0041】尚、本発明の実施の形態では、正・負電極 板51,52に集電板54,55(図3参照),64 (図9参照), 65 (図10参照), 71, 72をレー ザ溶接したが、これに限るものではなく、抵抗溶接、電 子ピーム溶接でもよい。また、本発明のバッテリセル4 2 (図3参照), 66 (図10参照), 70 における正 ・負電極板51,52と集電板54,55,64.6 5.71,72との結合は、リチウムイオン電池、鉛電 池、ニッケルカドミウム電池、ニッケル水素電池等の二 次電池や電気二重層コンデンサ、アルミ箔形電解コンデ ンサに適応できる。

#### [0042]

cは挿入孔である。

【発明の効果】本発明は上記構成により次の効果を発揮 する。 請求項1の蓄電素子は、正・負電極板にそれぞれ 正・負極端子をレーザ溶接したので、レーザ溶接によっ て、正・負電極板に正・負極端子を確実に結合すること ができ、信頼性を向上させるととができる。また、正・ 負電極板と正・負極端子との結合部の電気抵抗をより小 さくすることができ、蓄電素子の内部抵抗をより低減す るととができる...

【0043】請求項2の蓄電素子は、正・負極端子に正 ・負電極板の端部を挿入する溝を形成したので、正・負 電極板と正・負極端子との結合部の面積を大きくすると とができ、結合部の電気抵抗をより小さくすることがで き、蓄電素子の内部抵抗をより低減することができる。 【0044】請求項3の蓄電素子は、正・負電極板を重 ねてロール状電極板にしたので、ロール状電極板の端部 に正・負極端子を均等に接触させてからレーザ溶接する ことができるため、レーザ溶接による結合をより確実に することができ、安定した品質を得ることができる。ま た、正・負電極板と正・負極端子との結合部の電気抵抗 をより小さくすることができ、蓄電素子の内部抵抗をよ り低減することができる。

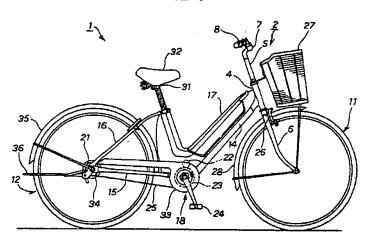
#### 【図面の簡単な説明】

- 【図1】本発明に係るペダル付き電動自転車の側面図
- 【図2】本発明に係るバッテリの斜視図
- 【図3】本発明に係るバッテリセルを示す断面図 (第1 の実施の形態)
- 【図4】本発明に係るバッテリセルを示す分解斜視図 (第1の実施の形態)
- 【図5】本発明に係る電極板を説明する図
- 【図6】本発明に係る集電板の平面図
- 【図7】本発明に係る正・負電極板と集電板とのレーザ
  - 【図8】本発明に係る電極アセンブリの製造工程のフロ 一図(第1の実施の形態)
  - 【図9】集電板の変形例を説明する説明図(第2の実施 の形態)
  - 【図10】本発明に係る集電板の別の変形例を説明する 説明図(第3の実施の形態)
  - 【図11】本発明に係るバッテリセルを示す断面図(第 4の実施の形態)
- 【図12】正・負極板の未塗装部分に正・負極端子を当 40 てた従来の蓄電素子の断面図

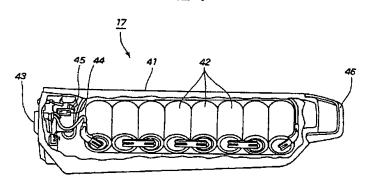
#### 【符号の説明】

42,66,70…蓄電素子(バッテリセル)、51… 正電極板、51b, 52b…活物質、51d, 52d… 未塗装部分、52…負電極板、54,64,65,71 …正極端子(集電板)、55,64,72…負極端子 (集電板)、56, 73…ケース、62…ロール状質極 板(電極アセンブリ)、64a…溝(螺旋溝)。

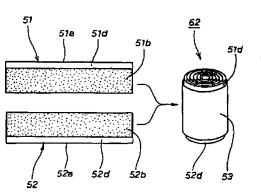
【図1】



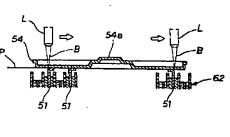
[図2]

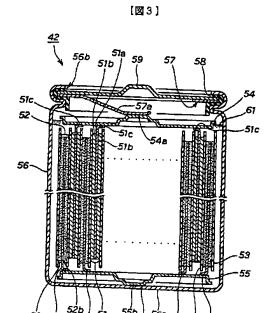


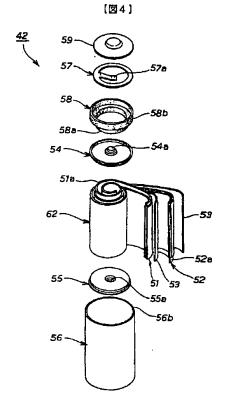
【図5】



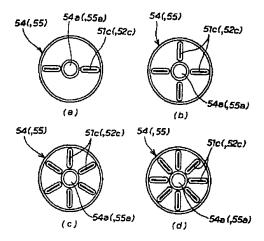
[図7]

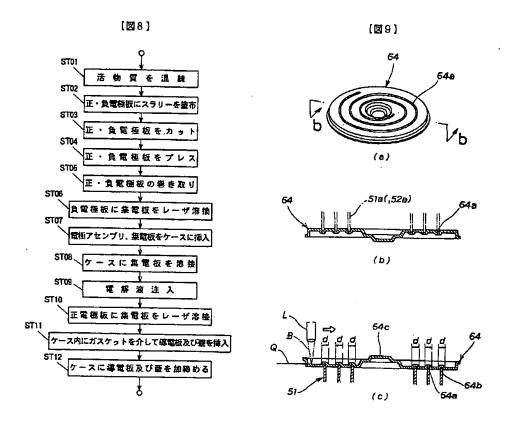


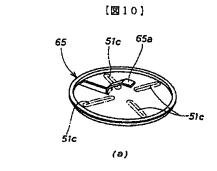


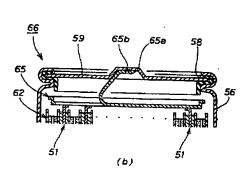


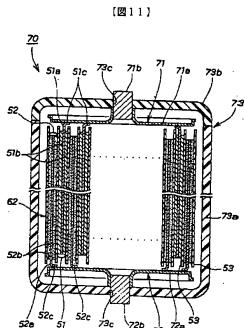
【図6】



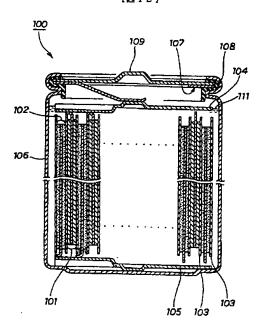








[図12]



# (10) \$2000-58038 (P2000-58 OD)

## フロントページの続き

(51) Int. Cl. 7 識別記号 F I デーマコート' (参考)

HO1M 10/34 HO1G 9/04 355

(72) 発明者成田洋介(72) 発明者今井仁司埼玉県狭山市新狭山1丁目10番地1ホン埼玉県狭山市新狭山1丁目10番地1ホン

埼玉県狭山市新狭山1丁目10番地1 ホン 埼玉県狭山市新狭山1丁目10番地 ダエンジニアリング株式会社内 ダエンジニアリング株式会社内

(72) 発明者 田平 弘樹 Fターム(参考) 5H014 AA04 AA06 BB04 BB05 BB08

ダエンジニアリング株式会社内5H022 BB02 BB17 BB22 CC02 CC08(72)発明者 田渕 聡CC16

埼玉県狭山市新狭山1丁目10番地1 ホン 5HO28 BB04 BB05 BB07 CCO5 CCO7

ダエンジニアリング株式会社内 CC10 CC12